

كلية العلوم التطبيقية

قسم الفيزياء الحياتية

المرحلة الثالثة

الإلكترونيات

أ.م.د. غسان عدنان الهيتي

- المحاضرة السابعة -

ترانزستورات تأثير المجال Field – Effect Transistors

يعتبر ترانزستور تأثير المجال العمود الفقري لدوائر المتكاملة وهو يفضل على الترانزستور الثنائي القطبية BJT في عدة نواح منها :

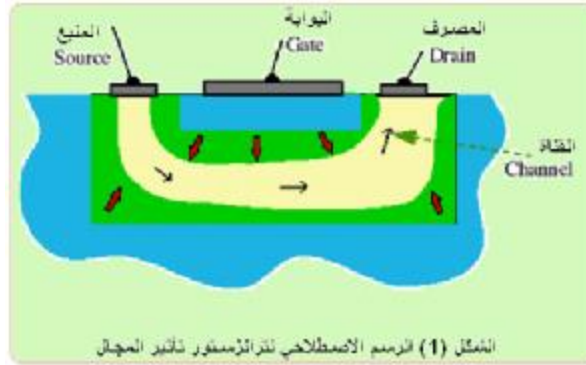
1. سهولة تصنيعه وكذلك صغر المساحة التي يحتلها لذا فإنه أكثر استعمالاً وملائمة في الدوائر المتكاملة I.C. وكذلك أطول عمراً واكبر كفاءة من الترانزستور الثنائي القطبية.
2. يمتلك ممانعة إدخال عالية جداً (عادة ما تكون أكبر من 100 ميكا اوم) مقارنة مع ممانعة الإدخال الصغيرة للترانزستور الثنائي القطبية وذلك لأن دائرة الإدخال لهذا الترانزستور تكون ضعيفة بسبب كونه منحاز أمامياً.
3. يكون أقل عرضة للتأثيرات الحرارية.
4. يكون أقل توليداً للضوضاء (ويقصد بالضوضاء بالتغيرات الكهربائية التي تسببها حركة الإلكترونات) التي تظهر على شكل إشارات غير مرغوب فيها عادة مع موجة الإخراج التركيب الشبكية الموصل.
5. يمكن استعماله عند الترددات العالية وذلك لأن حركة الحاملات في القناة لا تتم عن طريق الانتشار بل في مجل معجل وحيث أن تردد القطع لا يتحدد عملياً بزمان مرور الحاملات في القناة بل بسعة الملتقى P-N لذا فإن ترانزستور تأثير المجال يفصل على ترانزستور ثنائي القطبية كثيراً في هذا الخصوص.

إن أساس عمل الترانزستور تأثير المجال هو التحكم في قيمة التيار الخارج بواسطة التأثير الذي يحدثه المجال الكهربائي الناتج عن تسليط جهد على مسار هذا التيار، ومن هذا جاءت التسمية ترانزستور تأثير المجال ويسمى أيضاً بالترانزستور الأحادي القطبية وذلك لأن التيار الناتج يعتمد على حركة نوع واحد من الحاملات الشحنة أما الإلكترونات أو الفجوات وذلك حسب نوع القناة المستعملة في الترانزستور . وهناك نوعين رئيسيين من ترانزستور تأثير المجال هما :

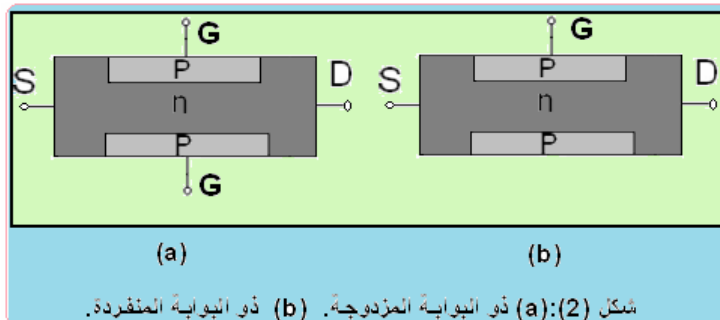
1. ترانزستور المجال ألوصلي Junction Field – Effect Transistor أو اختصاراً JFET.
2. ترانزستور تأثير المجال ذو القاعدة المعزولة Insulated- Gate Effect Transistor أو اختصاراً IGFET. ويسمى أيضاً بالترانزستور ذي الأوكسيد المعدني Metal –Oxide Semiconductor Transistor أو اختصاراً MOSFET ويعمل كلا النوعين على نفس الأساس وهو التحكم بالتيار بواسطة مجال كهربائي إلا أن لهما بعض الخواص المختلفة .

ترانزستور المجال ألوصلي (JFET) :

المكونات: يبين الشكل (1) الرسم الاصطلاحي لترانزستور تأثير المجال هو عبارة عن لوح من شبه موصل أم سالب N وإما موجب P (غالباً ما يكون اللوح من السيلكون) إلا في حالات الاستعمال الخاصة في الترددات العالية مثلاً فيكون من الكالسيوم أرسينيد CaAs) ويسمى بالقناة channel وتسمى النهاية السفلى من القناة بالمنبع Source أما النهاية العليا من القناة فتدعى بالمصرف drain ويلاحظ من الشكل الموجود وصلتين من شبه موصل مخالف لمادة اللوح وعلى وجهتي القناة تدعى كل من هاتين الوصلتين بالبوابة gate .



عندما يربط طرف خارج منفصل لكل بوابة يدعى المكون باسم ترانزستور المجال ألوصلي ذي البوابة المزدوجة dual-gate كما في شكل (2a) . أما إذا ربطت البوابتين داخلياً يمتلك الترانزستور طرف البوابة خارجياً واحداً فإن الترانزستور



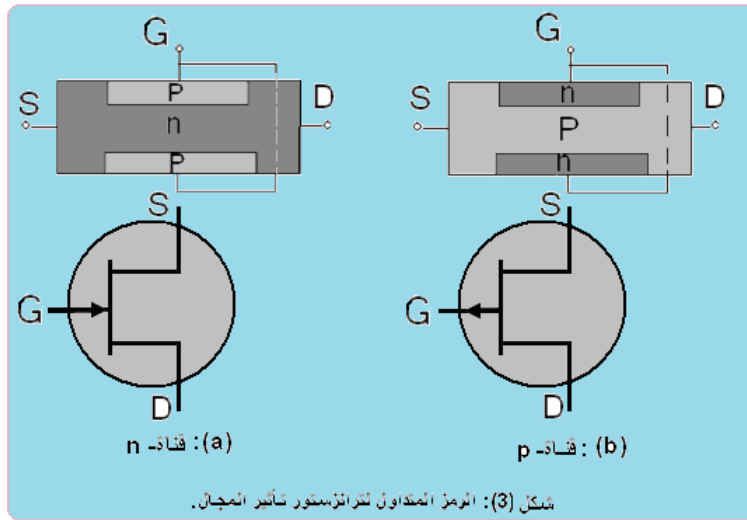
سيدعى بذي البوابة المنفردة Single-gate كما في شكل (2b) وعليه فان ترانزستور تأثير المجال يحوي على ثلاثة أطراف وهي :

١- **المنبع (S) Source**: وهو الطرف الذي تدخل من خلاله حاملات التيار الأغلبية (الالكترونات أو الفجوات) ويعرف التيار الداخل إليه أو الخارج منه بتيار المصرف ويرمز له بـ I_D هذا وينظر **S** في ترانزستور تأثيرا المجال الباعث **E** في الترانزستور الثنائي القطبية .

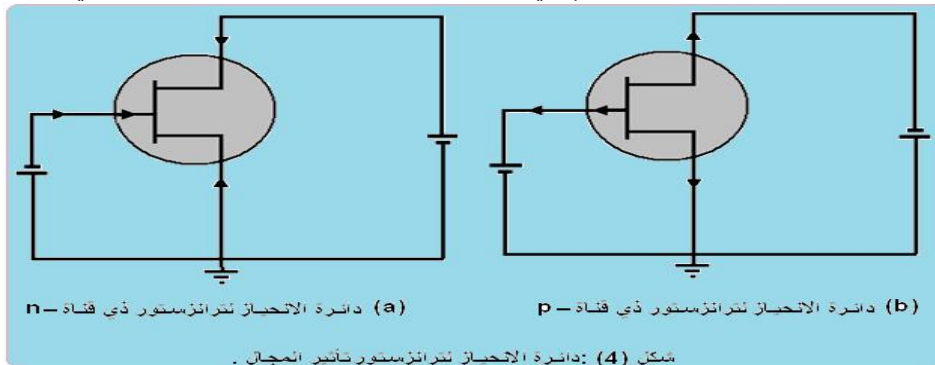
٢- **المصرف (D) Drain**: وهو الطرف الذي تخرج منه حاملات التيار الأغلبية مولدة تيار يعرف بتيار المصرف I_D في الترانزستور الاعتيادي مما يناظر المصرف الجامع **C** في الترانزستور ثنائي القطبية

٣- **البوابة (G) Gate**: تكون البوابة من مادة معاكسة لنوع مادة المنبع والمصرف وتركب على وجهي القناة بطريقة السبك أو الانتشار ويكون منسوب التطعيم في القناة اكبر منه في القناة، وينظر **G** طرف البوابة في ترانزستور تأثيرا المجال طرف القاعدة **B** في الترانزستور الاعتيادي.

يدعى ترانزستور تأثير المجال إذا كانت مادة اللوح (القناة التابعة له) من شبه الموصل سالب ، بترانزستور تأثير المجال ذي القناة - n ويرمز له بالشكل (3a)، وتكون حاملات الشحنة في هذه الحالة الالكترونات. أما إذا كانت مادة اللوح من شبه الموصل موجب فان حاملات الشحنة ستكون هذه المرة هي الفجوات ويدعى ترانزستور بترانزستور تأثير المجال ذي القناة - p ويرمز له بالشكل (3b). يلاحظ في الشكل (3) أن السهم في كلا النوعين يكون عموديا على مركز القناة، وذلك لإمكانية استبدال المنبع مع المصرف في العديد من ترانزستورات المجال أوصلي بحيث يمكن استعمال أي نهاية كمنبع واستعمال الأخرى كمصرف، وهذا ما لا يصح عمله في الترانزستور الثنائي القطبية حيث يكون الجامع اكبر حجما واقل تطعيما من الباعث، ويشير اتجاه السهم إلى اتجاه التيار الذي يسري في دائرة البوابة عندما تكون منحازة أماميا.

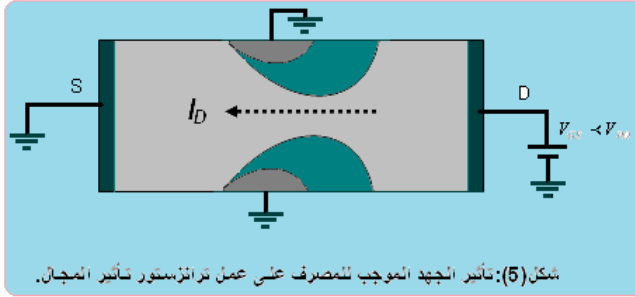


طريقة ربط ترانزستور المجال أوصلي: خلافا لما عليه الحال في الترانزستور الثنائي القطبية-من حيث أن التيار يسري عبر وصلة ال pn- فان سريان التيار في ترانزستور المجال أوصلي يتم من خلال القناة، ويبين الشكل (4a) مبدأ توصيل ترانزستور المجال أوصلي ذي القناة -n في الدوائر الالكترونية، بينما يشير الشكل (4b) إلى كيفية ربط ترانزستور المجال أوصلي ذي القناة -p. من الشكل (4) يلاحظ أن الجهد بين البوابة والمنبع V_{GS} قد اختير (في كلا الحالتين) بحيث تكون البوابة منحازة عكسيا وبذلك فان تيارا صغيرا سوف يسري في طرف البوابة بحيث تكون قيمته كتقريب أولي مساوية للمصرف.

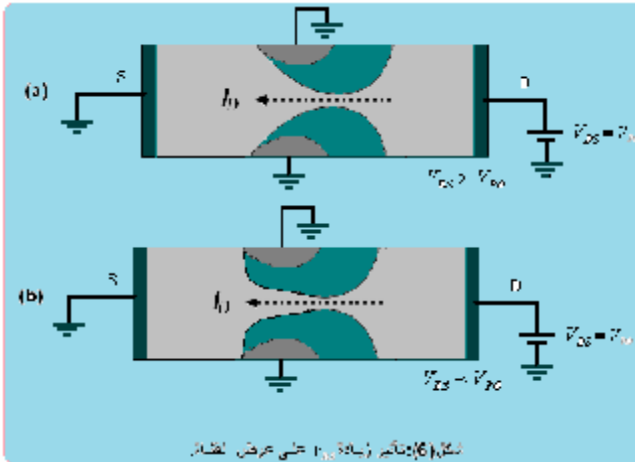


ما جاء أعلاه يتبين لنا أن الفرق الرئيس بين ترانزستور المجال ألوصلي و الترانزستور الثنائي القطبية هو أن البوابة تكون منحازة عكسيا في الأول بينما تكون في الثاني منحازة أماميا. هذا الفرق الحاسم بين الاثنین يشير إلى أن ترانزستور المجال ألوصلی يعمل كجهاز منضبط بالجهد، حيث يسيطر جهد الإدخال وحده على تيار الإخراج الذي يختلف عن و الترانزستور الثنائي القطبية حيث إن هذا الأخير يعد جهازا منضبط بالتيار ذلك لان تيار الإدخال يتحكم بتيار الإخراج. كذلك يمكن تلخيص الفرق بين الترانزستورين بدلالة ممانعة الإدخال ذلك كون إن تيار البوابة ترانزستور المجال ألوصلی صغيرا جدا، يعني أن مقاومة الإدخال لهذا الترانزستور تقترب من ما لا نهاية وهي تساوي عدة ميكا اوم معتمدة على JFET. لذا يفضل ال JFET في التطبيقات التي نحتاج فيها إلى مقاومة إدخال عالية. إن الثمن الذي ندفعه مقابل مقاومة الإدخال العالية هذه هو سيطرة اقل على تيار الإخراج أو بعبارة أخرى يكون ال JFET اقل حساسية للتغيرات في جهد الإدخال من ترانزستور الثنائي القطبية. كذلك يلاحظ من الشكل (4) إن الجهد بين المصرف والمصرف V_{DS} قد اختير بحيث إن حركة حاملات الشحنة (الالكترونات والفجوات) تكون باتجاه المصرف.

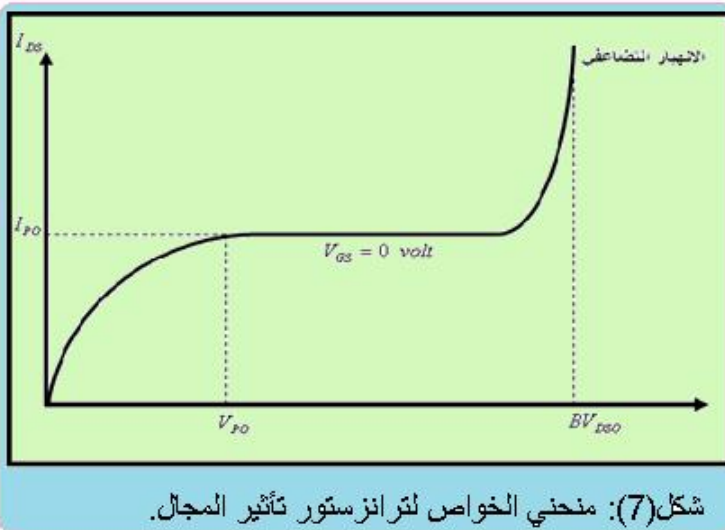
مبدأ عمل ترانزستور المجال ألوصلی:



لفهم عمل ترانزستور المجال ألوصلی سنأخذ ترانزستور بقناة من نوع n ونفترض كذلك إن المنبع والبوابتين عند الجهد الصفري ثم نحاول دراسة التأثير الذي يحدثه تسليط جهد موجب صغير على المصرف انظر شكل (5). إن وجود مثل هذا الجهد الموجب بين المصرف والمنبع سوف يؤدي إلى سريان الالكترونات من المنبع إلى المصرف (بينما يسري التيار من المصرف إلى المنبع) وان قيمة هذا التيار تعتمد في البداية على الأقل تعتمد على قيمة مقاومة القناة (هذه الأخيرة هي دالة لمنسوب التطعيم في القناة وكذلك عرضها وطولها وسمكها). من جهة أخرى فإن تسليط جهد موجب على المصرف سيؤدي كذلك إلى إحداث جهد انحياز سالب على وصلة ال PN الذي يكونها كل من المصرف أو المنبع (أي جسم القناة) مع البوابة. وبذلك فإن تيار صغيرا سيسري في دائرة البوابة.



مما تقدم يتضح لنا أن زيادة جهد المصرف V_{DS} سوف يؤدي إلى زيادة جهد القناة العكسي وبالتالي إلى زيادة مساحة منطقة الاستنزاف (الموجودة عادة في وصلة ال PN) حول البوابة نتيجة لاندفاع الالكترونات نحو الطرف الموجب من مصدر الجهد والفجوات نحو الطرف السالب منه مؤديا بذلك إلى إحداث منطقة خالية من الشحنات الحرة حول البوابة وكلما زاد اتساع منطقة الاستنزاف انظر شكل (6).

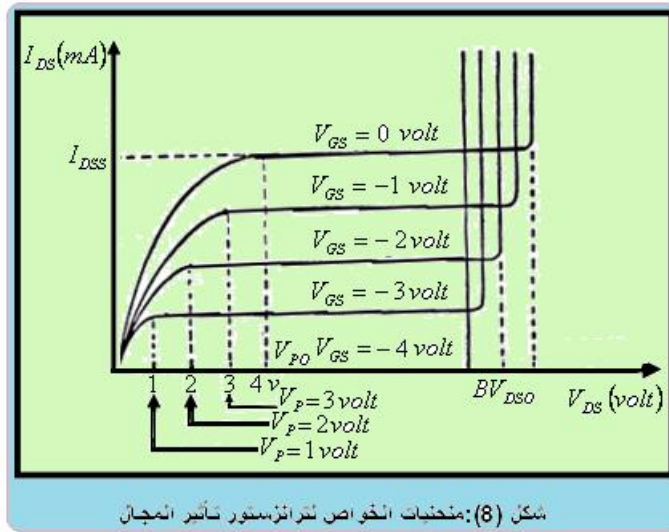


هذه النتيجة تنطبق ع بشكل مباشر على ترانزستور المجال ألوصلی، ويلاحظ في الشكل (6) تأثير زيادة V_{DS} على عرض منطقة الاستنزاف. إن زيادة عرض منطقة الاستنزاف سيعمل على تقليل عرض القناة التي يمر خلالها التيار من المنبع إلى المصرف وبذلك تكبر المقاومة التي يجب على التيار أن يواجهها عند ضرورة فيها وبالتالي فإنه من المتوقع أن يقل التيار I_D ، من جهة أخرى فإن زيادة V_{DS} يفرض الزيادة في قيمة I_D ، وهكذا وبسبب تأثير فعلين يعملان بشكل مصاد لأحدهما للأخر، نتيجة زيادة V_{DS} فإن التيار I_D يبقى ثابتا تقريبا انظر شكل (7).

من الجدير بالملاحظة في شكل (7) أن التيار I_D يثبت بعدما يصل الجهد V_{DS} إلى قيمة معينة تعرف بجهد الضيق-Punch-Off Voltage ويرمز لها عادة بـ V_p ويعرف بأنه جهد المصرف الذي يكون تيار المصرف بعده ثابتا تقريبا ، وعندما يساوي جهد المصرف V_{DS} جهد الضيق جهد V_p تصبح القناة ضيقة وتوشك طبقتا الاستنزاف على التلامس انظر شكل (6b). ومن الجدير بالذكر انه لا يمكن لعملية تضيق القناة أن تصل إلى حد غلق القناة لأن فرق الجهد الذي أدى إلى حدوث هذه الظاهرة سينعدم . كما يلاحظ من شكل (6) أن عرض طبقة الاستنزاف ليس متجانسا ، حيث إنها تكون عريضة من جهة المصرف وضيقة نوعا ما من جهة المنبع والسبب في ذلك إن جهد المصرف هو موجب بينما يكون المنبع عند الجهد الصفري وبالتالي فإن ثنائي المصرف - البوابة يكون منحازا عكسيا بصورة اكبر مما هو عليه الثنائي المنبع - البوابة. لا بد أخيرا من القول إن لكل FET جهد الضيق V_p الخاص به كما هو الحال مع b بالنسبة للترانزستور الاعتيادي.

منحنيات الخواص للترانزستور المجال أوصلي:

وتدعى أيضا بمنحنيات الإخراج وذلك لأنها تمثل العلاقة بين تيار الإخراج I_D مع جهد الإخراج V_{DS} عند قيم مختلفة لكنها ثابتة لجهد الإدخال (البوابة) V_{GS} ويبين الشكل (8) مجموعة من هذه المنحنيات.



عند النظر إلى الشكل (8) يمكن ملاحظة النقاط التالية:

أولاً: وجود ثلاث مناطق متميزة وهي:

أ- **المنطقة الأومية Ohmic Region:** وتسمى أيضا بالمنطقة الخطية وذلك لأن مقاومة الترانزستور

(القناة) تكون ثابتة في هذه المنطقة ومن ثم فإن تيار التوصيل I_D يزداد بزيادة الجهد V_{DS} عند

ثبوت جهد البوابة V_{GS} في هذه المنطقة لا تستطيع منطقة الاستنزاف اختراق القناة بشكل كاف للتأثير على

مقاومة القناة بشكل فاعل. مما يشير إلى تأثير V_{DS} يكون أقل فاعلية من V_{GS} .

ب- **منطقة الضيق Pinch-Off Region:** وتسمى أيضا بالمنطقة الفعالة Active Region ويكون التيار I_D في

هذه المنطقة غير حساس بالنسبة للتغير في V_{DS} . ويلاحظ في هذه المنطقة وجود حالتين متميزتين هما:

١- **حالة قصر البوابة:** في هذه الحالة تكون ($V_{GS} = 0 \text{ volt}$) وبهذا فإن التيار I_D يكون مقاسا تحت شرط قصر البوابة

ومكن ثم فإن قيمته تمثل أقصى قيمة لتيار المصرف ويرمز لها بالرمز (I_{DSS}).

٢- **حالة القطع:** وهي الحالة التي يكون فيها I_D مساويا للصفر أي عندما تتلامس طبقتا الاستنزاف بفعل من تسليط

الجهد المعاكس V_{GS} . إن قيمة V_{GS} التي تولد حالة القطع يرمز لها بالرمز ($V_{GS(off)}$) تساوي دائما نفس قيمة ومقدار

جهد الضيق أي أن:

$$|V_{GS(off)}| = |V_P| \quad (1)$$

هذه العلاقة الصحيحة لجميع ترانزستورات تأثير المجال وفي استمارة المواصفات تعطى قيمة واحدة ل V_p أو تعطى قيمة $(V_{GS(off)})$.

ج-منطقة الانهيار التضاعفي **Avalanche Breakdown Region**:

ويلاحظ في هذه المنطقة أن التيار I_{DS} يزداد بشكل كبير لأي زيادة طفيفة في V_{DS} ، شأنه شأن تيار الانهيار في الترانزستور الاعتيادي. ويسمى الجهد الذي يحدث عنده الانهيار (حدوث انكسار في منحنيات الخواص) بجهد الانهيار التضاعفي ويرمز له بالرمز (BV_{DS}) ، ويلاحظ أن قيمة هذا الجهد تقل (أي يظهر عند قيم أقل ل V_{DS}) عند ازدياد V_{GS} ، ولكن في الاتجاه السالب مما يشير إلى وجود علاقة بينهما وتكون من نوع:

$$BV_{DS} = BV_{DSO} + V_{GS} \dots\dots\dots (2)$$

حيث تمثل BV_{DSO} جهد الانهيار في حالة قصر البوابة.

ثانياً : يلاحظ على هذه المنحنيات أن قيمة V_p تقل هي الأخرى مع الزيادة السالبة ل V_{GS} ، مما يشير أيضاً إلى وجود علاقة بينهما من نفس العلاقة (2) أي أن:

$$V_p = V_{PO} + V_{GS} \dots\dots\dots (3)$$

حيث تمثل V_{PO} جهد الضيق في حالة قصر البوابة.

ثالثاً : تظهر المنحنيات مزدحمة مع بعضها (قريبة من بعضها الآخر) عندما تقترب V_{GS} من قيمة V_p ولكنها تتباعد عندما تقترب V_{GS} من الصفر مما يشير إلى أن التيار I_D دالة خطية ل V_{GS} عند ثبوت V_{DS} . وفي معظم ترانزستورات تأثير المجال يكون تغير I_D مع V_{GS} (قريباً من منطقة القطع) قطع مكافئ) انظر شكل (9).

بحيث إن :

$$I_D \propto (V_p + V_{GS})^2 \dots\dots\dots (4)$$

أو أن

$$I_D = I_{DSS} \left(1 + \frac{V_{GS}}{V_p}\right)^2 \dots\dots\dots (5)$$

حيث أن هذه المعادلة تشير إلى أن $I_D = 0$ عندما تكون $V_p = V_{GS}$ ، وان I_D يكون مساوياً ل I_{DSS} عندما يكون $V_{GS} = 0$ وهذا ما وجدناه فعلاً وعليه فإن المعادلة (5) تسمى بمعادلة تيار المصرف.

